

Схемные решения РУ-0,4 кВ

Рис. 1 Схема РУ-0,4 кВ, состоящего из ШВУ1, ШВУ2, СП, РШ1, РШ2, ШК1 и ШК2

ШВУ1, ШВУ2 и СП выполнены на выкатных автоматических выключателях механически и электрически взаимоблокируемых; РШ1 и РШ2 выполнены на автоматических выключателях.

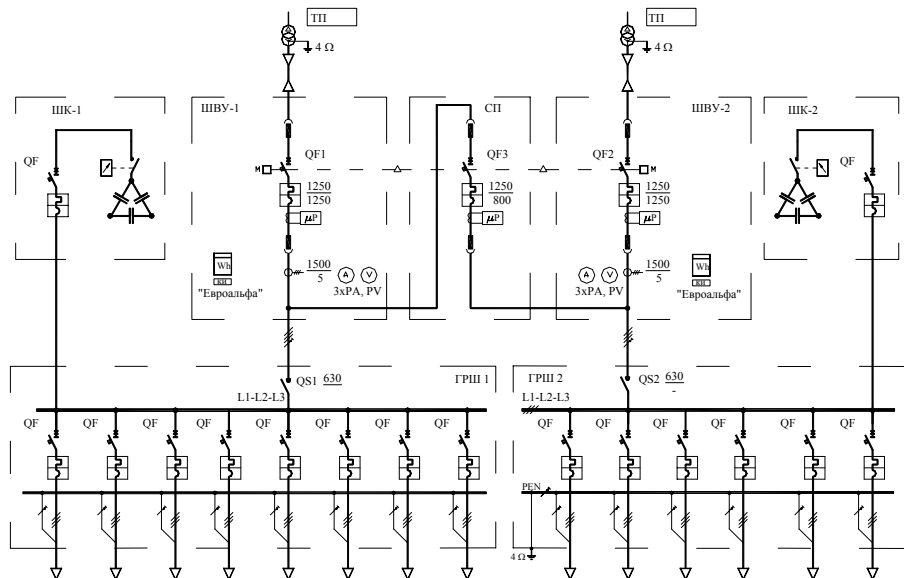


Рис.2 Внешний вид распределительного устройства, собранного по схеме изображенной на рис. 1

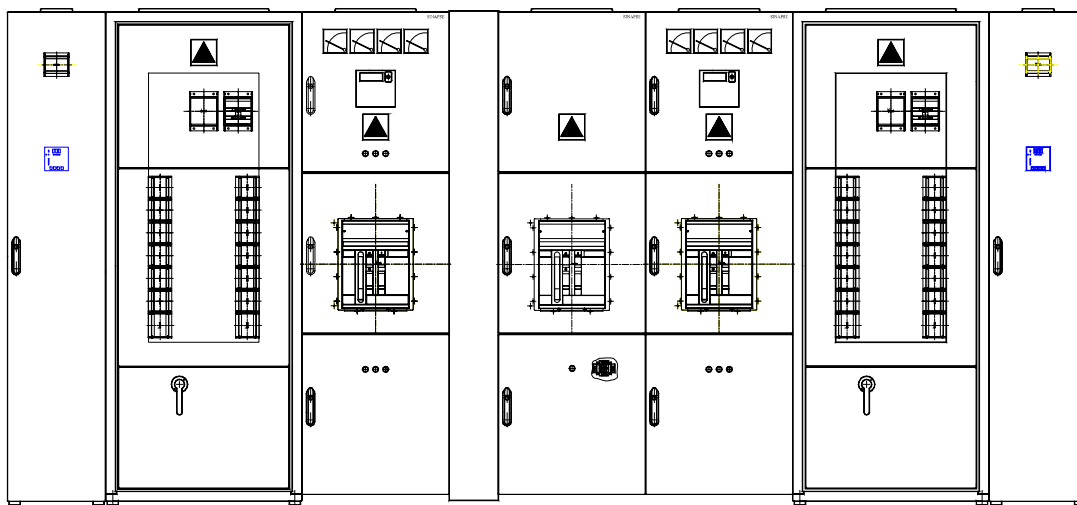


Схема РУ-0,4 кВ, состоящего из ШВУ1, ШВУ2, СП, РШ1, РШ2, ШК1 и ШК2 изображена на Рис.3. Шкафы ШВУ1, ШВУ2 и СП выполнены на выкатных автоматических выключателях механически и электрически взаимоблокируемых; шкафы РШ1 и РШ2 выполнены на рубильниках с предохранителями типа Slim Line или Fuse Line.

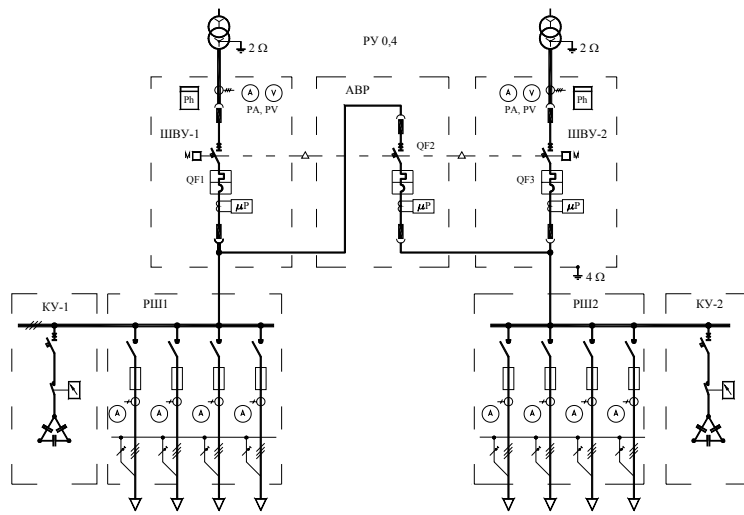


Рис.3

Чертёж внешнего вида шкафов распределительного устройства, собранного по схеме рисунка 3, изображен на Рис. 4.

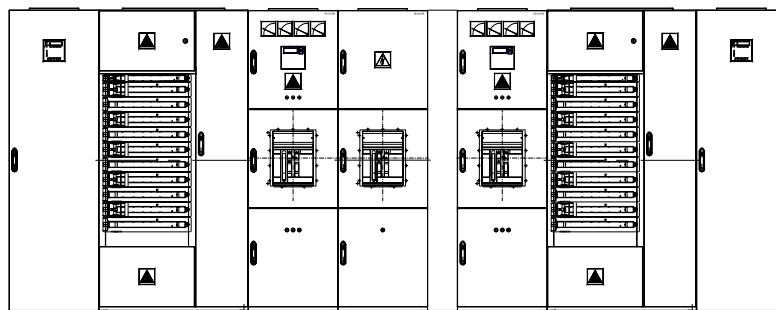


Рис.4

Схема РУ-0,4 кВ., состоящего из ШВУ1, ШВУ2, АВР, РШ1, РШ2, ШК1 и ШК2 изображена на Рис.5.

ШВУ1 и ШВУ2 выполнены на стационарных автоматических выключателях; АВР выполнен на 4 контакторах, механически и электрически взаимосблокированных; РШ1 и РШ2 выполнены на автоматических выключателях.

Внешний вид распределительного устройства, собранного по схеме рисунка 5 изображен на рис.6 и 7

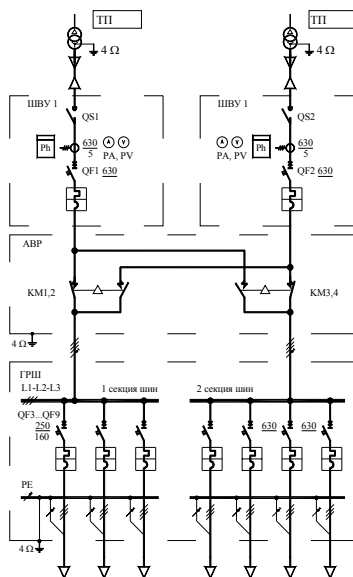


Рис. 5

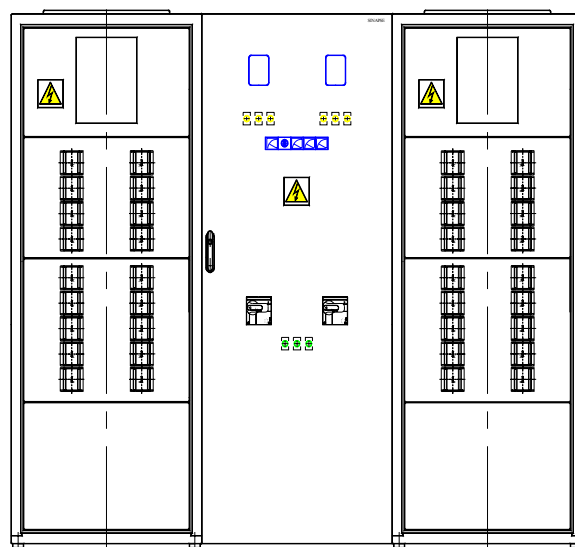


Рис. 6

Все устройства АВР в шкафах СП и АВР настраиваются так, чтобы перерыв в питании нагрузок, при нарушении электроснабжения на одном из вводов, был как можно меньшим, т. е. не превышал время нормального переключения с одного ввода на другой и допустимое время отсутствия напряжения по категоричности потребителя. Автоматическое переключение производится при пропадании хотя бы одной из фаз, отклонении напряжения от номинального (пределы можно регулировать), неверном чередовании фаз.

По конструктивному исполнению все шкафы состоят из металлического цельносварного каркаса, что придаёт жесткость конструкции, а также крышек и перфорированных реек. Конструкция замка позволяет закрывать дверь шкафа ручкой двери, а затем запирать ключом.

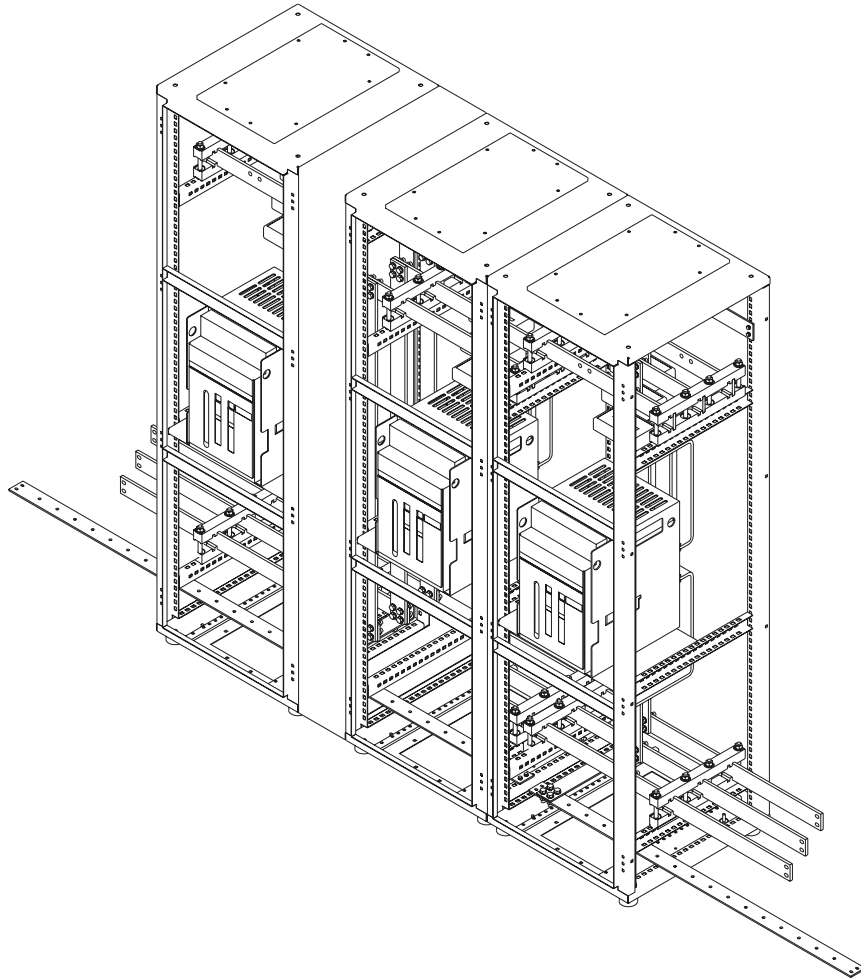


Рис. 7